



# PATENT ABSTRACTS OF JAPAN

(11) Publication number:

01-251775

(43) Date of publication of application: 06.10.1989

(51)Int.CI.

H01S 3/18 H01S 3/133

// G11B 7/125

(21)Application number: 63-079627

(71)Applicant : NEC CORP

(22)Date of filing:

31.03.1988

(72)Inventor: ISHIKAWA MAKOTO

KATAYAMA RYUICHI

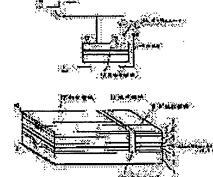
YUASA TSUNAO

## (54) SEMICONDUCTOR LASER APPARATUS AND METHOD OF DRIVING SAME

## (57)Abstract:

PURPOSE: To realize a high-output and low-noise characteristic which is optimum as a light source of an addition-record and rewrite type optical disk or the like even without using a high-frequency superposed circuit by a method wherein a switch used to connect a second conductivity type electrode layer in an absorption region to a first conductivity type semiconductor substrate is installed and an excitation region is coupled optically to the absorption region.

CONSTITUTION: While an absorption region 11 and an excitation region 12 are kept optically coupled by means of an electrode-separating groove 13, a semiconductor laminate structure is separated electrically into the absorption region 11 and the excitation region 12; a switch 14 which connects a second conductivity type electrode layer in the absorption region to a first conductivity type semiconductor substrate directly or via a resistance in accordance with a control signal supplied from the outside is installed. When the



changeover switch 14 is connected to B, the absorption region 11 is grounded and this absorption region 11 functions as an oversaturation absorber, accordingly, a self-oscillation is generated and a low-noise characteristic can be obtained. On the other hand, when the changeover switch 14 is connected to A, a carrier is injected also to the absorption region 11 in the same manner as in the excitation region 12, and a high-output characteristic can be obtained. Accordingly, when the switch 14 is changed over in synchronization with a changeover operation between a drive voltage V2 at a high output and a drive voltage V1 at a low output, a low-noise oscillation and a high-output oscillation can be obtained alternately.

#### LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than

丽日本国特許庁(JP)

10 特許出願公開

## @公開特許公報(A)

平1-251775

@Int. Cl. 4

选別記号

庁内整理番号

❸公開 平成1年(1989)10月6日

3/18 H 01 S 3/133 7/125 7377-5F 7377 – 5 F

7520-5D審査請求 未請求 請求項の数 2 (全5頁)

会発明の名称

/ G 11 B

半導体レーザ装置及びその駆動方法

頭 昭63-79627 创特

頤 昭63(1988)3月31日 22出

F Ж 0発 明

東京都港区芝 5 丁目33番 1 号 日本電気株式会社内

@発 蚏 者 片 Ш

東京都港区芝5丁目33番1号 日本電気株式会社内 韶

図南雄 沿 浅 明 70発

東京都港区芝5丁目33番1号 日本電気株式会社内

日本電気株式会社 の出 顕 人 弁理士 本庄 伸介 四代 理 人

東京都港区芝 5丁目33番 1号

## (57)【要約】

[目的] 吸収領域の第二導電型電極層と第一導電半導体 基板とを接続するスイツチを設け、励起領域と吸収領域 とを光学的に結合することにより、髙周波重畳回路を用 ・いなくとも追記型、書き換え型光デイスク等の光源とし て最適な高出力低雑音特性の実現を可能とする。

[構成] 電極分離溝13により、吸収領域11と励起領 域12との光学的な結合をしたままで、半導体積層構造 を吸収領域11と励起領域12とに電気的に分離し、吸 収領域の第二導電型電極層と第一導電型半導体基板とを 外部から供給される制御信号に応じて直接に又は抵抗を 介して接続するスイツチ14が設けてある。切り替えス イツチ14をBに接続すると吸収領域11が接地され、 この吸収領域11が過飽和吸収体として働くから、自励 発振が発生し低雑音特性が得られる。一方、切り替えス イツチ14をAに接続すれば、吸収領域11にも励起領 域12と同様にキヤリヤが注入されるから高出力特性が 得られる。従つて、高出力時の駆動電圧Ⅴ↓2と低出力 時の駆動圧Ⅴ↓1の切り替えと同期させて、スイツチ1 4 を切り替えれば低雑音発振と高出力発振とが交互に得 られるり替えれば低雑音発振と高出力発振とが交互に得

【半導体 レーザ 吸収 領域 励起 領域 書き換え型 光デ イスク 髙出力 低雑音 特性 半導体 積層 構造 スイツ チ 自励 発振】

1

### 【特許請求の範囲】

1、第一導電型半導体基板上に活性層と第二導電型半導体層とを順に積層してなる横モード制御型半導体レーザにおいて、前配第二導電型半導体層を共振器軸方向に関して電気的に分離して励起領域と吸収領域との二領域に分ける電気的分離構造が形成してあり、前記吸収領域の第二導電型電極層と前記第一導電型半導体基板とを外部から供給される制御信号に応じて直接に又は抵抗を介して接続するスイッチが設けてあり、前記励起領域と吸収領域とは光学的に結合されていることを特徴とする半導体レーザ装置。

2、第一導電型半導体基板上に活性層と第二導電型半導体層とを順に積層してなる横モード制御構造を有し、前記第二導電型半導体層を共振器軸方向に関して電気的に分離して励起領域と吸収領域との二領域域の第二導電型半導体基板とを外部から供給を引きる場合で直接に以抗を介して接続する制御信号に応じて直接に以助する方によりが設けてあり、前記励起領域と吸収領域とは表が設けてあり、が設立とで表がでは、近世では、1000年に、1000年に

2

10

20



⑩日本国特許庁(JP)

**印特許出願公開** 

#### 平1-251775 @公開特許公報(A)

@Int. Cl. 4

識別記号

庁内整理番号

❸公開 平成1年(1989)10月6日

H 01 S 3/18 / G 11 B

7377-5F 7377-5F

7520-5D審査請求 未請求 請求項の数 2 (全5頁)

◎発明の名称

半導体レーザ装置及びその駆動方法

顧 昭63-79627 创特

頭 昭63(1988)3月31日 ❷出

Щ 石 個発 明 700

東京都港区芝5丁目33番1号 日本電気株式会社内

図南雄 湯茂 の発

東京都港区芝5丁目33番1号 日本電気株式会社内 東京都港区芝5丁目33番1号 日本電気株式会社内

東京都港区芝5丁目33番1号

日本電気株式会社 の出 頭 弁理士 本庄 伸介 四代 理 人

1. 発明の名称

半幕休レーザ装置及びその駆動方法

## 2.特許請求の範囲

- 1、 第一編 電型半導体基板上に活性層と第二等 は型半導体限とを順に模型してなる機モード 朝御型牛帯体レーザにおいて、紋記第二等な 型半導体層を共餐器軸方向に関して包気的に 分離して励起領域と吸収領域との二領域に分 ける電気的分離構造が形成してあり、前記吸 収儀域の第二導電型電極層と前記第一導電型 **半球休益収とを外部から供給される制御信号** に応じて直旋に又は低鉄を介して接続するス イッチが設けてあり、貧犯励起領域と吸収領 娘とは光学的に結合されていることを特徴と する半導体レーザ装置。
- 2. 第一将電型半幕休勘駅上に35性間と第二等 **電型半導体階とを順に復居してなる機モード**

刺卵構造を有し、食配飾二類電型半事体層 を共振器軸方向に関して電気的に分離して 励起領域と吸収領域との二領域に分ける電気 的分離構造が形成してあり、前記吸収低級の 節二等 電型電板 厄と 軟記 第一等 電型半等 体基 板とを外部から供給される制御区号に応じて 直接に又は抵抗を介して接続するスイッチが 致けてあり、資配類起領級と吸収領域とは光 学的に結合されている半導体レーザ装置を駆 動する方法において、低出力動作時には食配 制御信号により自記スイッチを非過させて育 記励起償還だけに電圧を印加することにより 自励発展状態にし、高出力動作時には前記制 御区号により背記スイッチを遮断にし叙記励 超額城と前記吸収額城とに同じ電圧を印加す るとこを特徴とする半導体レーザ装置の駆動 力法.

3. 発明の評価な説明 (産業上の利用分野)



特問平1-251775(2)

本発明は、近記型、書き換え型等の光ディスク 用光減として放送な半導体レーザ装置及びその駆動方法に関する。

#### (従来の技術)

直記型、春き換え型等の光ディスクの光輝と しては、数みだし時の舐りを防ぐために、雑音 レベルの低い半導体レーザが望まれる。者を検 え型光ディスクでは 1 ~ 3 m Wの 低出力レベル で、戻り光1%において相対雄音強度(R1N) -120 dB/Hz以下が求められている。しかし 光ディスク装置ではピックアップの特定上、ディ スク盤面からの戻り光が光源である半導体レーザ に入射しやすい。一般に領モードの制御された鼠 折車再放型半導体レーザでは、光の干沙性が高い から、この戻り光と出射光が干渉しモードホップ! ノイズが発生する。このモードホップノイズに より光源の報音レベルが上昇し、システム上同 題となる。こうした牛罪体レーザの戻り光鉄起 健音の低減を図るために従来は外部から高周波 を重量する方法が提案されていた(電子通信学会

技術研究報告EDBJ-84 P85 )。この方法では、600MHェ以上の高周紋を発扱しきい値までよりこむように最気することにより注入キャリアにゆらぎを与え、縦モードスペクトルを多モード化する。この多モード化により光輝の可干沙性が低下し、戻り光が存在する場合でも、低いは登レベルを総約することが可能となる。

### (発明が解決しようとする課題)

しかし従来の方法では高周汝重要回路を外部に 付加するから、光ヘッドの軽量化を妨げ、アクセス時間の短船化が困難となる。また高周汝重型回路により、光ヘッドを構成する部品点数が増加するから、低コスト化をも妨げる要因となる。このように、従来の技術にはアクセス時間およびコスト面で解決すべき課題があった。

### (課題を解決するための手段)

対述の課題を解決するために本発明が受洗する 設置は、第一等電型半導体基板上に活性層と廃二 等電型半導体層とを履に復居してなる機モード制 物構造を有する半導体レーデ設置であって、前記

第二幕型型半導体理を共級器輪方向に関して電気的に分離して南起領域と吸収領域との二領域に分ける電気的分離構造が形成してあり、前記吸収の低級であり、前記の電性を開と前記師一等電平導体をを外部から供給される制御信号に応じて表現して投統を介して投統するスイッチが設けてあり、前記励起領域と吸収領域とは光学的に結合されていることを特徴とする。

 育記制的信号により育記スイッチを導通させて育 記励起領域だけに選圧を印加することにより自動 発紙状態にし、高出力動作時には前記制製造号に より育記スイッチを選所にし育記励起領域と育記 吸収領域とに関し電圧を印加することを特徴とす る。

(作用)

・ 特別平1-251775(3)

#### (実施例)

以下に図面を参照して本発明の実施例を詳しく
翌明士み

第1回は本発明の一実施例の半導体レーザ装配 を示す終拠回、第2回はその実施例の平面図、第 3回乃至第4回はその実施例を駆動する回路の例

循が形式される。SIO。モマスクとして発光値 域にP・拡散層8を形成した後、P型電板10、 N型電板9を形成する。さらにフォトリソグラ フィーの手法によりウエットエッチングを用いて 福 10m、 同隔 500 m の電極分離溝 13を発光領域の 近伊10mの領域を除いてn型益収1に到途するま で形成する。発光領域の近毎30gの領域はα型 GaAs電瓶屋7のみ除去する。このように形成 した電極分離領13により、吸収銀線11と助起鉄線 12との光学的な結合をしたままで、牛帯休復層祭 造を吸収低級11と助起低級12とに電気的に分離す 吸収領域11が30gとなるようにへき関固を形成し て、本孔明の一実施例である半導体レーデ装置が 形成される。なお、実施例では電極分離をエッチ ングを用いて行なっているが、電極分離をプロト ン注入など他の方法を用いて行なっても同様に 本孔明の半罪体レーザの結論が られる。

第3因では、本孔明の牛等体レーザの駆動方法 の一実施例を回路因で概念的に示す。切り替え を示す因である。

因において 1 は n 型 G a A s 基 板 、 2 は n 型 A fl e. e. G & e. s e A s クラッド 耐、 3 は n 型 A f e. s : G a e. e : A S 光研次層、 4 は A f e. ee G & e. e : A s 活住居、5 は p 型 A & e. s G & e. s A 8 光反射層、 6 は P 型 A & e. sa G & e. e 1 A 8 クラッド履、7はn型GaAs電極層、8はP\* 此数局、9 比 n 型電板、10 比 p 型電板、11 比吸収 似地、12は助起似地、13は電極分配谱、14は切り. 替えスイッチ、15及び16は入力増子をそれぞれボ す。第1因の実施例の製造においては、まずn型 G a A s 苗板1上にNH。OH系のエッチャント を用いてく01T>に干行なV字型の消弧5.0 m. 強さ2.0 mの流を形成する。その後に波相成長法 により、成長暦2.3.4.5.6.7を順次に 或長する。それぞれの層は平坦部で順に0.2 m. 0.3 mm, 0.08um, 0.3 mm, 1.0 mm, 0.7 m とする. 活が深いために、A型クラッド層2が消却で平坦 とはならず、第1因に示すように発光部で光導波 眉3の早い構造となり、水平方向に風折車界放扱

スイッチ14をBに接続すると吸収低級11が後地され、この吸収低級11が過飽和吸収体として働くから、自動死級が発生し、光出カ1~3m以、同分光1%において、相対報告特性が得られる。アリ光1%において、相対報告特性が得られる。一方切り替えスイッチ14をAに接続すればがそれば、正人の関係になって、正人の切り替えれるから、低しきい値で高効率となり30m以の切り替えれば、と低出力時の駆動電圧V。と低出力時の駆動電圧V。と低出力時の駆動電圧V。と低出力時の駆動電圧V。と低出力時の駆動電圧V。と低出力時の駆動電圧V。と低出力時の取動電圧V。と低出力時の駆動電圧V。と低出力時の駆動電圧V。と低出力時の駆動電圧V。と低出力時の取動電圧V。と低出力時の取動電圧V。と低出力時の取動電圧V。と低出力時の取動電圧V。と低出力時の取動電圧V。と低出力時の取動電圧V。

第4因は第3因実施例の変形例を示し、第3団の切り替えスイッチ14を電気的に構成した例である。入力場子16に電圧が印加されていない状態では、トランジスタTr3のインピーダンスが高いから、入力場子15の入力は号に応じて吸収仮域11と動起便域12に与一にキャリヤが住入され、高出力な 性が得られる。入力場子16に電圧を印加するとトランジスタTr3のインピーダンスが



## 特別平1-251775(4)

低くなり、吸収領域11が接地状態となる。従って、 入力増子15の入力信号に応じて動超領域12だけに キャリヤが注入され、低雑食特性が得られる。

なおレーザ構立としてn型基权を用いたしPE 法によるPCW構造(昭和61年度春季哲学全大 p920)を用いて説明を行なったが、本見明の半導体レーザ装置ではp型基权を用いてもよい。また、 本発明の設置では、MOCVD法によるセルファ ライン構造等の他の横モードの朝即された半導体 レーザでも全く同様な構造が可能である。

またAIGAAS系のみならずAIGAInP.GAInAsP等の他の材料系でも、本発明の装置を適用して全く四位の構造が形成できる。
(発明の効果)

本発明の構造では、吸収板域の第二等電型電極を接地した状態では、この領域の活性層は完全な無パイアス状態となるから発程光に対して過熱和吸収体として最く。半等体レーザ経質内に過熱和吸収体を導入すると断続的な発展状態となる自動発展現象が発生する。自動発展は緩和緩動に相当

力とそれぞれ異生しい特性が得られる。以上より本発明の構造によれば、高周波重量回貨を用いなくとも選記型、書き換え型光ディスク等の光減として最適な高出力低離音特性の半等体レーデ装置と、この半導体レーデ装置の駆動方法とが得られる。

従って本発明の設置を追記型、 書き換え型の光 ディスクに保用すれば、軽量な光へッドを形成す ることができ、アクセス時間が早く低コストな光 ディスクシステムを構成することが可能となる。

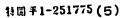
#### 4.図面の簡単な説明

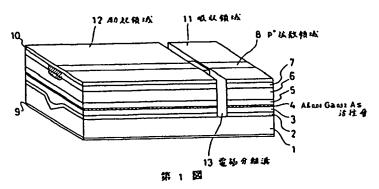
第1団は本発明の一実施例の半確はレーザ装置 を示す料視因、第2団はその実施例の平面図、第 3団乃至第4団はその実施例を駆動する回路の例 を示す団である。

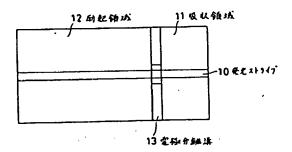
1 ··· n 型 G a A s あ 収 、 2 ··· n 型 A l e. \* i G a e. \* i A s クラッド層 、 3 ··· n 型 A l e. \* i G a e. \* i A s 光 専 次層 、 4 ··· A l e. \* e G a e. \* i A s 活性層 、 5 ··· p 型 A l e. \* G a e. \* i A s 光 反 する高い周波及で発量が断続的に繰り返されるか ら、注入キャリヤがゆらざ、収モードが多モード 化する。この結果可干沙性が低下し、1~3mm の低出力でも戻り光1%において相対雑音強反 (RIN)-120 dB/Hz以下の低雑音な特性 が得られる。吸収低減を接地しなくても、低注入 状態とするだけで自動発験特性が得られる場合も あるが、再現性が乏しく少智りが低い。この点、 本孔明のように吸収領域と益板とを同電位にすれ は、この領域の話性層を完全な無バイアス状態に できるから、再現住、歩智りの高い自助発展特性 が得られる。吸収収収を接地したままでは一般に 以分効率が低いから、高出力特性は特にくいが、 吸収回域にも電圧を印加しキャリヤを注入すれば、 30m W以上の高出力まで核モードが安定した特性 が得られる。低雑音特性が要求されるのは読みだ し時の低出力レベル(~3mW)であるから吸収 低城を接地した状態と吸収領域にも助起領域と同 後にキャリヤを注入した状態とを電気的に切り替 えることにより、再生時に低雑音、記録時に高出

射暦。 6 ··· P型A f e, pe C a e, e i A s クラッド度、7 ··· n 型 G a A s 電極層。 8 ··· P + 拡散層。 9 ··· n 型電板。 10 ··· p 設電板、11 ··· 吸収値板。 12 ··· 防超額域、 13 ··· 電板分配液、 14 ··· 切り替えスイッチ、15 ··· 入力増子、 15 ··· 入力増子。

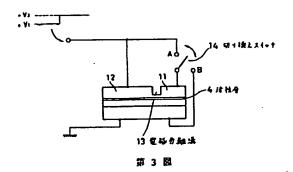
代理人 弁理士 本庄仲介

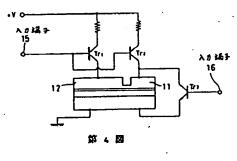






第 2 図





-465-